

徐泽逸

✉ zeyi2@nekoarch.cc · 🌐 zeyi2

教育背景

华东师范大学, 上海

2024 年 9 月 – 至今

华东师范大学计算机拔尖基地在读, 数据科学与工程学院

拔尖基地荣誉项目每届仅 25 人, 不设官方排名

预估毕业时间: 2028 年 6 月 | GPA: 3.3/4.00

技术技能

- 编程语言: 熟悉 Modern C++, C, Rust, Zig, Python (3.8+)。
- 系统与工具: LLVM 基础设施, RISC-V 工具链, QEMU, Git, Linux。
- 关注领域: 编译器设计 (SSA, JIT/DBT), 静态分析, 系统软件测试。

开源经历

LLVM Project

<https://github.com/llvm/llvm-project>

2025 年 9 月 – 至今

活跃贡献者 & 代码审查 & Clang-tidy, Libc, MLIR

- Bug 修复: 追逐 Bug 报告, 通过解决各类检查中的大量误报和漏报提升 Clang-tidy 的分析精度。
- 崩溃修复: 识别并修复了 Clang 前端多个崩溃漏洞, 增强了 LLVM 工具链的整体可靠性。
- 基础设施更新: 使用 Python 现代化测试与文档基础设施; 实现 doc8 linter 集成并重构了用于 CI 工作流的脚本。
- 代码审查: 作为公共 PR 的活跃审查者, 确保代码符合 LLVM 的编码规范并防止出现功能退化。

科研与实习经历

中科院软件所, 智能软件研究中心 (Mentor: 郑景坤), 远程

2025 年 3 月 – 2025 年 11 月

研究实习生 RISC-V 测试验证

- 系统移植与验证: 参与 Linux 发行版的 RISC-V 测试工作, 并验证了专用工程软件在 RISC-V 平台上的可用性。
- 图形与工具链 QA: 在 Milk-V Megrez 上进行 Vulkan CTS 测试, 识别并向上游报告驱动回归问题; 在 SG2000 平台上进行 GCC 工具链验证 (13.1/14.1/16.0)。
- RuyiSDK 维护: 撰写测试报告, 完善了 RuyiSDK 支持矩阵的搜索功能与具体内容。

华东师范大学系统优化实验室 (指导老师: 黄波教授), 上海

2025 年 11 月 – 至今

本科学生 动态二进制翻译

- FEX-Emu RISC-V 后端: 开展 FEX-Emu 的 RISC-V 后端开发, 目标是在 RISC-V 上高性能模拟 x86 程序。
- 阶段性成果: 成功实现 JIT 编译流水线与 ABI 处理, 在 2 个月内跑通了端到端的“Hello World”执行。
- 研究重点: 探索二进制翻译开销优化技术及指令映射策略。

竞赛项目与奖项

- 华东区域一等奖, MVP (排名 1/171), 全国大学生计算机系统能力大赛操作系统赛 2025
 - 使用 Rust 开发了一个小型内核, 具备 VFS、交互式终端、文本编辑器及内置的 Lisp 解释器。
- 全国三等奖, 全国大学生计算机系统能力大赛编译系统赛 (华为毕昇杯) 2024
 - 使用 C++ 开发了一个基于 SSA 的 C 子集优化编译器, 在比赛测试点上达到了 GCC -O2 约 70% 的性能。

其他

- 语言能力: 英语 (CET-4: 607), 中文 (母语)。